

**राष्ट्रीय इलेक्ट्रॉनिक्स एवं सूचना प्रौद्योगिकी संस्थान (रा.इ.सू.प्रौ.सं.), कालिकट**  
**NATIONAL INSTITUTE OF ELECTRONICS AND**  
**INFORMATION TECHNOLOGY (NIELIT), CALICUT**  
 (इलेक्ट्रॉनिक्स और सूचना प्रौद्योगिकी मंत्रालय, भारत सरकार की एक स्वायत्त वैज्ञानिक सोसायटी)  
 (An Autonomous Scientific Society of Ministry of Electronics & Information Technology,  
 Government of India)

एनआईटी कैम्पस पीओ, कालीकट - 673 601/NIT Campus PO, CALICUT - 673 601

☎ 0495 2287266; Web: <https://nielit.gov.in/calicut/recruitments>

[Advt.No. 3\(133\)/97/CONTRACT/RECTT/2025/10](#)

आवेदन जमा करने की अंतिम तिथि/ LAST DATE FOR SUBMITTING APPLICATION : 22.08.2025

राष्ट्रीय इलेक्ट्रॉनिक्स एवं सूचना प्रौद्योगिकी संस्थान (नाइलिट), कालीकट, 1989 में स्थापित एक प्रमुख संस्थान है जो इलेक्ट्रॉनिक्स एवं सूचना प्रौद्योगिकी के क्षेत्र में शिक्षा, प्रशिक्षण, अनुसंधान एवं विकास तथा परामर्श प्रदान करता है। नाइलिट, कालीकट, नाइलिट डीम्ड विश्वविद्यालय का एक घटक परिसर भी है और पीएचडी, एम.टेक और एम.एससी. सहित कई औपचारिक और अनौपचारिक प्रशिक्षण कार्यक्रम प्रदान करता है। हमें भारत सरकार की “इलेक्ट्रॉनिक्स और आईसीटी अकादमी योजना - चरण II और चिप टू स्टार्टअप (सी2 एस)” परियोजनाओं के लिए **अनुबंध के आधार पर** निम्नलिखित कर्मचारियों की आवश्यकता है। आवेदन जमा करने की अंतिम तिथि **22.08.2025** है।

National Institute of Electronics and Information Technology (NIELIT) Calicut is a premier organization established in 1989 and engaged in Education, Training, R&D and Consultancy in the areas of Electronics and IT. NIELIT Calicut is also a constituent campus of NIELIT Deemed to be University and offers many formal and non-formal training programs including Ph.D, M.Tech and M.Sc. We require the following staff on **contract basis** for the “Electronics & ICT Academy Scheme -Phase II & Chip to Startup (C2S)” Projects of Govt. of India. The last date for submitting Application is **22.08.2025**.

परियोजना का नाम : इलेक्ट्रॉनिक्स और आईसीटी अकादमी योजना- चरण II परियोजना NAME OF THE PROJECT : ELECTRONICS & ICT ACADEMY SCHEME- PHASE II PROJECT	
पद का नाम/ Name of the post	लैब इंजीनियर Lab Engineer
पद की संख्या/ No. of Post	01 (एक / One)
योग्यता/ Qualification	<b>आवश्यक</b> : इलेक्ट्रॉनिक्स/ईसीई/ईईई और संबद्ध शाखाओं में बी.ई/बी.टेक <b>Essential</b> : B.E/B.Tech in Electronics/ECE/EEE and allied branches
अनुभव/ Experience	<b>वांछित</b> : इलेक्ट्रिकल/पावर इलेक्ट्रॉनिक्स डोमेन <b>Desirable</b> : Electrical/ Power Electronics Domains
पसंदीदा कौशल/ Preferred Skills	<ul style="list-style-type: none"> <li>सी प्रोग्रामिंग, माइक्रोकंट्रोलर और उसकी प्रोग्रामिंग का ज्ञान। कंप्यूटर नेटवर्किंग आदि का ज्ञान।</li> <li>इलेक्ट्रॉनिक्स / इलेक्ट्रिकल फंडामेंटल्स / पीसीबी डिजाइन आदि में अच्छा ज्ञान।</li> <li>निर्देश संवर्धन कार्यक्रमों के लिए उच्च स्तरीय व्यावसायिक गुणवत्ता वाली सामग्री के विकास में सीखने और योगदान करने की योग्यता।</li> </ul>

	<ul style="list-style-type: none"> <li>• C Programming, Knowledge of Microcontrollers &amp; its programming. Knowledge of Computer Networking etc.</li> <li>• Good knowledge in Electronics/ Electrical fundamentals/ PCB Design etc.</li> <li>• Aptitude to learn and contribute towards development of top notch professional quality content for Instruction Enhancement Programs.</li> </ul>
<b>जॉब प्रोफाइल/ Job Profile</b>	<p>एफडीपी से संबंधित गतिविधियों का समर्थन करना</p> <ul style="list-style-type: none"> <li>• व्याख्यान एवं ट्यूटोरियल</li> <li>• इलेक्ट्रॉनिक्स/ईवी/सोलर/एम्बेडेड आदि के क्षेत्र में प्रयोगशाला सहायता।</li> <li>• उपरोक्त क्षेत्रों में केस स्टडी, लघु परियोजना आदि का विकास।</li> </ul> <p><b>सामान्य कार्यक्षेत्र:</b> व्यावसायिक प्रशिक्षण के लिए क्यूरेटेड ई-लर्निंग सामग्री का विकास और वितरण। लक्षित लाभार्थियों को संगठित करने के लिए आउटरीच, प्रशिक्षण रिपोर्ट, वित्तीय और तकनीकी दस्तावेज़ीकरण आदि के लिए ड्राफ्ट तैयार करना।</p> <p>To support activities related to FDPs</p> <ul style="list-style-type: none"> <li>• Lecture &amp; Tutorials</li> <li>• Lab support in the area of Electronics/ EV/ Solar/ Embedded etc.</li> <li>• Development of case studies, mini project etc. in the above areas.</li> </ul> <p><b>General Scope :</b> Development &amp; Delivery of curated e-learning contents for Professional Training. Outreach for mobilization of target beneficiaries, Preparation of drafts for training reports, financial and technical documentations etc.</p>
<b>उम्र/Age</b>	40 वर्ष से कम/below 40 Years
<b>चयन प्रक्रिया/ Selection Process</b>	अभ्यर्थियों का चयन टेस्ट/ साक्षात्कार में उनके प्रदर्शन के आधार पर किया जाएगा/ Candidates will be selected based on their performance in Test/ Interview
<b>सगाई की अवधि/ Duration of engagement</b>	<p><b>एक वर्ष</b>, जिसे निष्पादन के आधार पर परियोजना अवधि के अंत तक बढ़ाया जा सकता है (परियोजना के साथ सह-समाप्ति)</p> <p><b>One year</b>, extendable up to the end of project period based on the performance (co-terminus with the project)</p>
<b>पारिश्रमिक सीटीसी (प्रति माह) / Remuneration CTC (per month)</b>	<p>संस्थान के मानदंडों के अनुसार <b>(25,000 - 30,000 रुपये)</b> योग्यता, अनुभव और साक्षात्कार में प्रदर्शन के आधार पर। संस्थान के मानदंडों के अनुसार वार्षिक वेतन वृद्धि के लिए पात्र।</p> <p>As per norms of the Institute <b>(Rs 25,000 - 30,000 )</b> based on qualification, experience and performance in the interview. Eligible for yearly increment as per norms of the Institute.</p>

<b>परियोजना का नाम : चिप टू स्टार्टअप (C2S) कार्यक्रम</b> <b>NAME OF THE PROJECT : CHIP TO STARTUP (C2S) PROGRAM</b>	
<b>पद का नाम/ Name of the post</b>	<b>लैब इंजीनियर Lab Engineer</b>
<b>पद की संख्या/ No. of Post</b>	<b>01 (एक / One)</b>
<b>योग्यता/ Qualification</b>	<p><b>आवश्यक</b> : इलेक्ट्रॉनिक्स/ईसीई/ईईई/सीएसई और संबद्ध शाखाओं में बी.ई/बी.टेक।</p> <p><b>वांछित</b> : ईसीई/ईईई/सीएसई में एम.ई/एम.टेक या एम्बेडेड सिस्टम में पीजी डिप्लोमा।</p> <p><b>Essential</b> : B.E/ B.Tech in Electronics/ECE/EEE/CSE and allied branches.</p> <p><b>Desirable</b> : M.E/ M.Tech in ECE/EEE/CSE or PG Diploma in Embedded System.</p>
<b>अनुभव/ Experience</b>	<p><b>वांछित</b> : एम्बेडेड सिस्टम डोमेन।</p> <p><b>Desirable</b> : Embedded System Domains.</p>
<b>पसंदीदा कौशल/ Preferred Skills</b>	<ul style="list-style-type: none"> <li>C, C++ प्रोग्रामिंग, मैट लैब, माइक्रोकंट्रोलर्स और उसकी प्रोग्रामिंग का ज्ञान। कंप्यूटर नेटवर्किंग, आईओटी का ज्ञान, लिनक्स ओएस, आरटीओएस आदि के साथ कार्य करने का अनुभव।</li> <li>निर्देश संवर्धन कार्यक्रमों के लिए उच्च स्तरीय व्यावसायिक गुणवत्ता वाली सामग्री के विकास में सीखने और योगदान करने की योग्यता।</li> <li>C, C++ Programming, MATLAB, Knowledge of Microcontrollers &amp; its programming. Knowledge of Computer Networking, IoT, Working experience with Linux OS, RTOS etc.</li> <li>Aptitude to learn and contribute towards development of top-notch professional quality content for Instruction Enhancement Programs.</li> </ul>
<b>जॉब प्रोफाइल/ Job Profile</b>	<p>स्मार्ट लैब से संबंधित गतिविधियों का समर्थन करने के लिए</p> <ul style="list-style-type: none"> <li>व्याख्यान एवं ट्यूटोरियल</li> <li>एम्बेडेड सिस्टम, IoT आदि के क्षेत्र में प्रयोगशाला सहायता।</li> <li>एम्बेडेड सिस्टम, IoT आदि के क्षेत्र में केस स्टडी, मिनी प्रोजेक्ट आदि का विकास।</li> <li>स्मार्ट लैब गतिविधियों के प्रबंधन के लिए समर्थन।</li> </ul> <p><b>सामान्य कार्यक्षेत्र:</b> एम्बेडेड टूल चेन की स्थापना, निम्न और उच्च-स्तरीय माइक्रोकंट्रोलर विकास बोर्ड, रिमोट हार्डवेयर लैब प्रावधान, निगरानी और प्रबंधन, व्यावसायिक प्रशिक्षण के लिए क्यूरेटेड ई-लर्निंग सामग्री का विकास और वितरण, सी2 एस वेबसाइट पर सूचना का प्रसार, लक्षित लाभार्थियों को जुटाने के लिए आउटरीच, अनुसंधान एवं विकास और</p>

	<p>स्टार्ट-अप हैंडहोल्डिंग गतिविधियों में योगदान, प्रशिक्षण रिपोर्ट, वित्तीय और तकनीकी दस्तावेज आदि के लिए ड्राफ्ट तैयार करना।</p> <p>To support activities related to SMART Lab</p> <ul style="list-style-type: none"> <li>• Lecture &amp; Tutorials</li> <li>• Lab support in the area of Embedded Systems, IoT etc.</li> <li>• Development of case studies, mini project etc. in the area of Embedded Systems, IoT etc.</li> <li>• Support for managing SMART Lab activities.</li> </ul> <p><b>General Scope :</b> Setting up of Embedded tool chains, Low-and high-end Microcontroller development boards, Remote Hardware Lab provisioning, monitoring and management, Development &amp; Delivery of curated e-learning contents for Professional Training, dissemination of the information at the C2S website, Outreach for mobilization of target beneficiaries, Contribution to R&amp; D and Start-up Handholding activities, preparation of drafts for training reports, financial and technical documentations etc.</p>
<b>उम्र/Age</b>	40 वर्ष से कम/below 40 Years
<b>चयन प्रक्रिया/ Selection Process</b>	अभ्यर्थियों का चयन टेस्ट/ साक्षात्कार में उनके प्रदर्शन के आधार पर किया जाएगा/ Candidates will be selected based on their performance in Test/ Interview
<b>सगाई की अवधि/ Duration of engagement</b>	<b>एक वर्ष</b> , जिसे निष्पादन के आधार पर परियोजना अवधि के अंत तक बढ़ाया जा सकता है (परियोजना के साथ सह-समाप्ति) <b>One year</b> , extendable up to the end of project period based on the performance (co-terminus with the project)
<b>पारिश्रमिक सीटीसी (प्रति माह) / Remuneration CTC (per month)</b>	संस्थान के मानदंडों के अनुसार <b>(25,000 - 45,000 रुपये)</b> योग्यता, अनुभव और साक्षात्कार में प्रदर्शन के आधार पर। संस्थान के मानदंडों के अनुसार वार्षिक वेतन वृद्धि के लिए पात्र। As per norms of the Institute (Rs 25,000 - 45,000 ) based on qualification, experience and performance in the interview. Eligible for yearly increment as per norms of the Institute.

इच्छुक अभ्यर्थी निर्धारित प्रारूप में आवेदन कर सकते हैं तथा **22.08.2025** तक या उससे पहले [abr@nielit.gov.in](mailto:abr@nielit.gov.in) पर ईमेल द्वारा भी आवेदन जमा कर सकते हैं।

योग्यता/अनुभव के आधार पर, शॉर्टलिस्ट किए गए उम्मीदवारों को केवल ईमेल के माध्यम से साक्षात्कार के लिए सूचित किया जाएगा।

Interested candidates may apply in the **prescribed format attached** and also submit the application by email to [abr@nielit.gov.in](mailto:abr@nielit.gov.in) on or before **22.08.2025**.

Based on the qualifications/experience, short listed candidates will be intimated for interview **via email only**.

जहां तक संभव हो ऊपर दी गई सामग्री द्विभाषी प्रारूप में तैयार की गई है। यदि उपरोक्त सामग्री के अंग्रेजी और हिंदी संस्करणों के अर्थ और/या व्याख्या में कोई विरोधाभास है, अंग्रेजी अर्थ और व्याख्या हिंदी अर्थ और व्याख्या पर हावी रहेगी।

The contents above are prepared on bi-lingual format as far as possible. If there is conflict in meaning and/or interpretation of English and Hindi versions of contents above, English meaning and interpretation will prevail over Hindi meaning and interpretation.

## **सामान्य निर्देश / GENERAL INSTRUCTIONS**

- केवल भारतीय नागरिक ही आवेदन करने के पात्र हैं।
  - किसी भी प्रकार की प्रचार-प्रसार अयोग्यता होगी।
  - भर्ती के संबंध में किसी भी प्रकार की अंतरिम जांच/पत्राचार पर विचार नहीं किया जाएगा।
  - NIELIT केंद्र कालीकट विज्ञापित पद को भरने या न भरने का अधिकार सुरक्षित रखता है।
  - कोई आवेदन शुल्क नहीं देना होगा।
  - प्रासंगिक अनुभव वाले उम्मीदवारों को प्राथमिकता दी जाएगी। हालांकि, योग्य मामलों में इसमें छूट दी जा सकती है।
  - अधिसूचित रिक्तियां अनंतिम हैं और परिवर्तन के अधीन हैं।
  - अनुभव की गणना केवल पात्रता योग्यता प्राप्त करने के बाद की अवधि के लिए की जाती है।
  - पारिश्रमिक योग्यता, अनुभव और साक्षात्कार में प्रदर्शन के आधार पर दिया जाएगा।
  - संस्थान को आवेदनों की जांच के लिए मानदंड तय करने का अधिकार होगा ताकि साक्षात्कार के लिए बुलाए जाने वाले उम्मीदवारों की संख्या कम हो सके।
  - विज्ञापन में निर्धारित आवश्यकताओं को पूरा करने मात्र से कोई उम्मीदवार साक्षात्कार के लिए योग्य नहीं माना जाएगा।
  - साक्षात्कार में भाग लेने के लिए कोई टीए/डीए प्रदान नहीं किया जाएगा।
  - यह चयन केवल केंद्र में अनुबंध नियुक्ति के लिए है और चयनित उम्मीदवार केंद्र में किसी भी पद पर नियमितीकरण का दावा नहीं कर सकते हैं।
- 
- Only Indian nationals are eligible for apply.
  - Canvassing in any form will be a disqualification.
  - No interim enquiry/correspondence, whatsoever, will be entertained regarding the recruitment.
  - NIELIT Centre Calicut reserves the right to fill or not to fill the post advertised.
  - There will be no application fee required to be paid.
  - Candidates with relevant experience will be preferred. However, the same may be relaxed in deserving cases.
  - The vacancies notified are tentative and are subject to change.
  - Experience is counted only for the period after obtaining the eligibility qualification.
  - Remuneration will be based on qualification, experience, and performance in the interview.
  - The Institute will have the right to fix criteria for screening the applications so as to reduce the number of candidates to be called for interview.
  - Mere fulfilling of requirements as laid down in the advertisement does not qualify a candidate for interview.
  - No TA/DA will be provided to attend the interview.
  - This selection is only for contract engagement at the Centre and the selected candidate(s) cannot claim for regularisation in any of the positions at the centre.

**&&&&&&&&**

राष्ट्रीय इलेक्ट्रॉनिकी एवं सूचना प्रौद्योगिकी संस्थान (रा.इ.सू.प्रौ.सं.), कालिकट  
**NATIONAL INSTITUTE OF ELECTRONICS AND  
 INFORMATION TECHNOLOGY (NIELIT), CALICUT**

**ENGAGEMENT OF STAFF ON CONTRACT**

(In case of application for multiple posts submit separate applications)

01	APPLICATION FOR THE POST OF			
02	NAME IN BLOCK LETTERS			
03	ADDRESS FOR COMMUNICATION			
		PIN		
MOBILE NO.		TELEPHONE NO.		
E-MAIL ID		04	AADHAR NO.	
05	DATE OF BIRTH	06	AGE	
07	WHETHER SC/ST/OBC	08	MARITAL STATUS	
09	EXAMINATION PASSED (FROM SSLC/10 <sup>TH</sup> ONWARDS)			
Qualification	University/Institution	Year of Passing	Percentage of Marks	Subject studied
X/SSLC/SSC				
XII/SSC				
Diploma				
Degree				
Post Graduate				

Others						
10		EMPLOYMENT RECORD & EXPERIENCE :				
Sl. No.	Employer	Designation & Scale of Pay	From	To	Basic Pay & Allowances	Job profile
11		DETAILS OF PAPER PRESENTATION/INVOLVEMENT IN R&D ACTIVITIES				
12		OTHER REMARKS, IF ANY				
DECLARATION						
<p>I,..... hereby declare that the above particulars are true to the best of my knowledge and any information given herein is found to be incorrect or if I am found to have wilfully suppressed any information considered material by the Centre, the Centre reserves to itself the right to refuse to consider my application or withdraw my offer of appointment at any time without prejudice to such other action as the Centre may deem necessary.</p>						
Date		Signature of Candidate				